



IOB0	139	A	CKL1	125	E	138	IOA1
IOA0	140	A	CKL2	128	E	137	IOB1
TOUT	141	A	GCLR1	127	E	136	IOA2
CONV	142	A	INPOE1	126	E	134	IOB2
/BUSY	143	A	VCC	51	E	133	IOA3
DP0	1	A	VCC	38	E	132	IOB3
DP1	2	A	VCC	123	E	122	AM5
D0	25	A	VCC	130	E	121	AM6
D1	24	A	VCC00/4	24	E	120	AM7
D2	23	A	VCC01	50	E	119	DM15
D3	22	A	VCC02	73	E	118	DM14
D4	21	A	VCC03	76	E	117	DM13
D5	20	A	VCC04	95	E	116	DM12
D6	19	A	VCC05	115	E	113	DM11
D7	18	A	VCC06	144	E	112	DM10
DP2	5	B	VCC07		E	111	DM9
DP3	6	B	VCC08		E	110	AM8
DP4	7	B	VCC09		E	109	DM8
DP5	8	B	VCC10		E	108	AM9
DP6	9	B			E	107	AM10
DP7	10	B			E	106	AM11
DP8	11	F			E	103	AM4
DP9	12	F			E	102	AM3
DP10	14	F			E	101	AM2
DP11	15	F			E	100	AM1
DP12	16	F			E	99	AM0
DP13	18	F			E	98	DM0
DP14	19	F			E	97	DM1
DP15	21	G			E	96	DM2
MPA0	22	G			E	93	DM3
MPA1	23	G			E	92	DM4
MPA2	25	G			E	91	DM5
	27	G			E	90	DM6
AD30	28	C			E	88	DM7
AD31	29	C			E	87	AM16
AD29	30	C			E	86	AM15
AD28	31	C			E	84	AM14
AD26	32	C			E	83	AM13
AD27	34	C			E	82	AM12
AD25	35	C			E	81	AD0
AD24	36	C			E	80	AD2
IDSEL	37	D			E	79	AD1
C/BE3	38	D			E	78	AD3
AD23	39	D			E	75	AD5
AD22	40	D			E	74	AD4
AD20	41	D			E	72	AD6
AD21	42	D			E	71	AD7
AD19	43	D			E	70	AD8
AD18	44	D			E	69	C/BE0
AD16	45	H			E	68	AD9
AD17	46	H			E	67	AD10
C/BE2	47	H			E	66	AD12
FRAME#	48	H			E		
IRDY#	49	H			E		
TRDY#	53	H			E		
DEVSEL#	54	H			E		
STOP#	55	L			E		
PAR	56	L			E		
C/BE1	60	L			E		
AD15	61	L			E		
AD14	62	L			E		
AD13	63	L			E		
AD12	64	L			E		
AD11	65	L			E		
AD10		L			E		
AD9		L			E		
C/BE0		L			E		
AD8		L			E		
AD7		L			E		
AD6		L			E		
AD5		L			E		
AD4		L			E		
AD3		L			E		
AD2		L			E		
AD1		L			E		
AD0		L			E		
TMS	20	P			E		
TCK	89	P			E		
TDO	104	P			E		
TDI	4	P			E		

- 108 linii io
- 44 SYGNALY PCI
- 32 linie danych
- 24+2 linie z przetwornika i io cyfrowe
- 2 linie we wy triggera
- 3 linie sterowania dzielnikiem
- 3 linie we ok clk

Lista poprawek
 linia VDD przy przetworniku + dodac kondensator
 stabilizator ujemny
 dodatkowe kondensatory przy zasilaniu,
 ew. zmiana dławików na oporniki
 dodanie linii busy z przetw. do FPGA
 przesunięcie wszystkich linii PCI na prawo o 1 poz !!!!!!!!
 ew. zrezygnowac z buforow na IO
 kondensatory na wejściu ADC
 sprawdzic odleglosc gniazda od czola